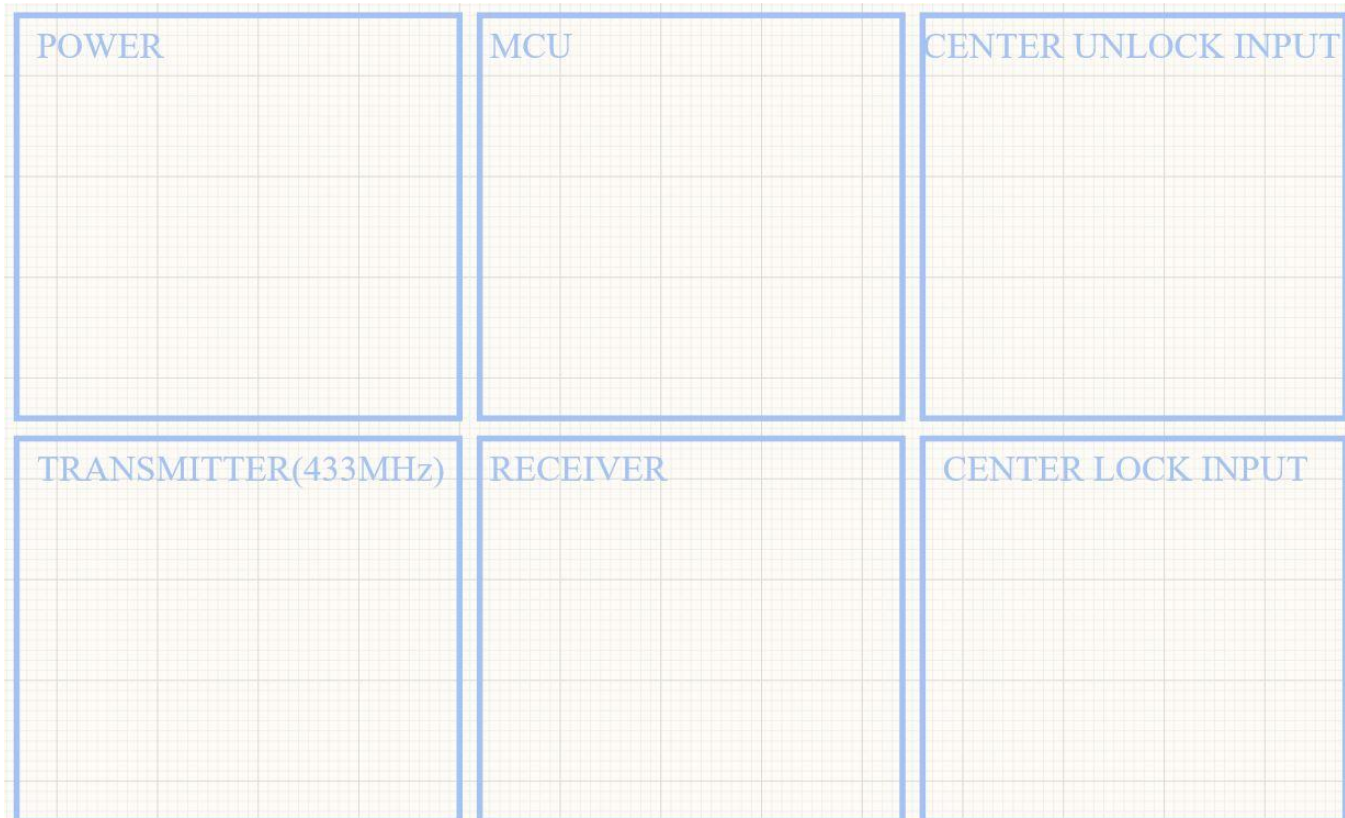


## بسم الله الرحمن الرحيم

### نکات و الزامات مربوط به طراحی شماتیک، نسخه 1.0

- 1- جهت نامگذاری پروژه طبق روند زیر عمل می کنیم :
  - فولدر اصلی : ProjectName\_Verx.x\_YY.MM.DD
  - پروژه : ProjectName\_Verx.x
  - شماتیک : ProjectName

2- با توجه به مدار مورد نظر، قسمت های مختلف به تفکیک بلوک بندی و هر بلوک با نام و کادری مشخص گردد.

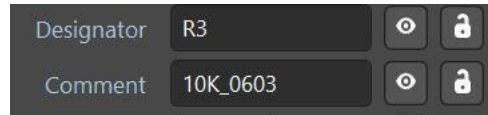
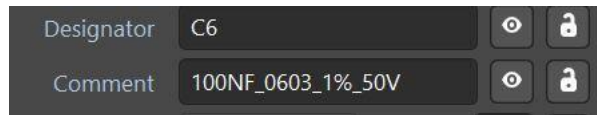


3- قطعات بصورت استاندارد بین المللی نامگذاری شود.

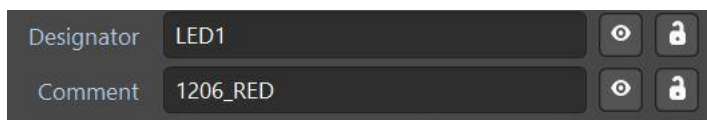
به عنوان مثال :

U1, R1, L1, C1, Q1, POT1, LED1, D1, DZ1, SW1, RF1, F1, PTC1, VDR1, PTC1, NTC1, J1, .....

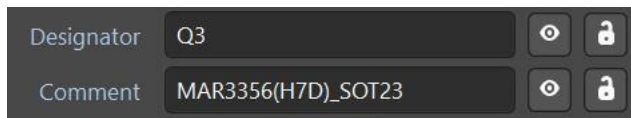
4- قطعاتی که دارای مقادیر است، مقدار، پکیج، درصد خطای قطعات (در صورتی که درصد خطا مهم باشد) و ولتاژ (در قطعاتی که نیاز به رعایت مقدار ولتاژ می باشد) آن ها، در قسمت Comment به صورت زیر با حروف بزرگ نوشته شود.



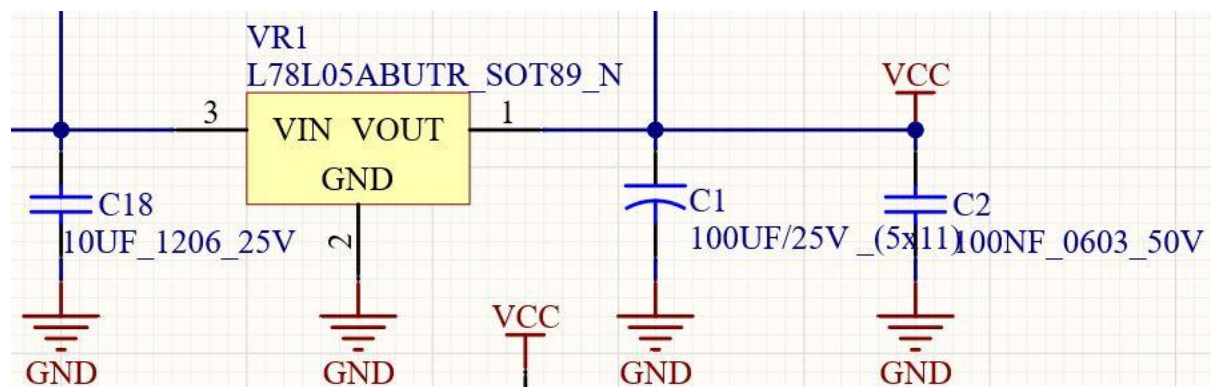
5- قطعاتی مانند LED که نوع رنگ علاوه بر پکیج جزو مشخصات آن می باشد در قسمت Comment به مانند زیر مشخص گردد.



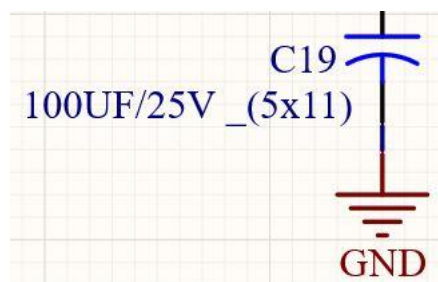
6- اگر قطعه ای دارای مارکینگ کد می باشد، مارکینگ کد آن در قسمت Comment به مانند زیر مشخص گردد.



7- خازن های صافی تغذیه هر قطعه در کنار خود آن قطعه قرار گیرد.

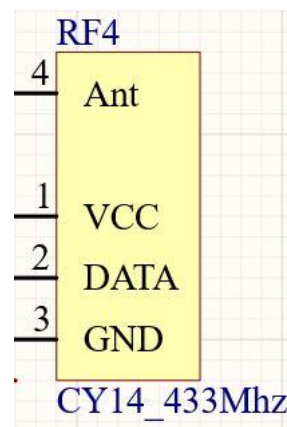
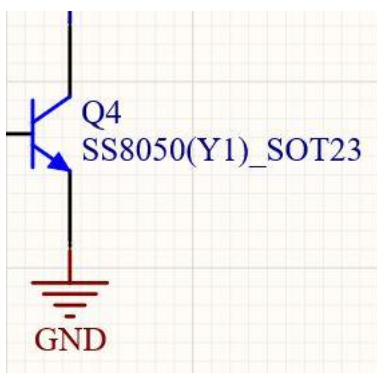
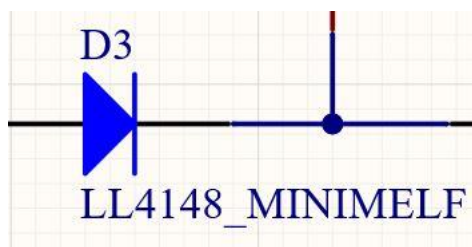


8- در خازن های الکترولیتی علاوه بر ظرفیت و ولتاژ ابعاد نیز حتماً ذکر شود.



9- نام قطعات به درستی و کامل در کنار آن قطعه قرار داده شود. مانند نام گیرنده ها، ترازیتورها، دیودها و

....



10- جهت اتصال نقاط مختلف مدار به یکدیگر از NET استفاده گردد.

تذکر:

\* نام NET ها باید مربوط به عملکرد قطعه مورد نظر و با محتوا باشد.

\* از قرار دادن NET های اضافی خودداری گردد.

11- NET خروجی ترانس با VDD و NET مربوط به رگولاتورها با مقدار خروجی آن ها نامگذاری گردد.

$\frac{12V}{T}$        $\frac{5V}{T}$