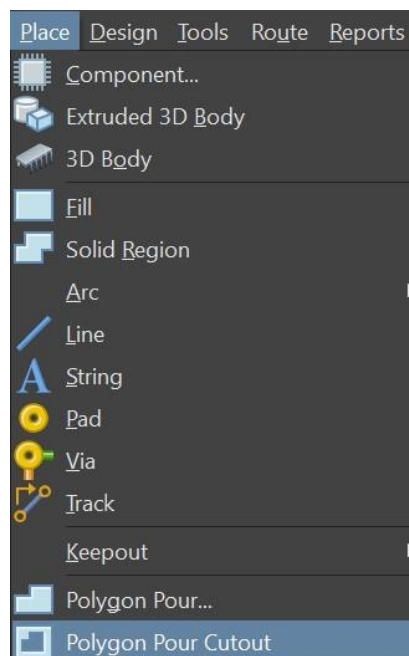


بسم الله الرحمن الرحيم

نکات و الزامات مربوط به طراحی PCB، نسخه 1.0

- 1- جهت نامگذاری پروژه طبق روند زیر عمل می کنیم :
 - فولدر اصلی : ProjectName_Verx.x_YY.MM.DD
 - پروژه : ProjectName_Verx.x
 - ProjectName : PCB
- 2- محدوده برد PCB توسط لایه Keep_Out مشخص شود و با توجه به نیاز از Track یا Arc جهت رسم این محدوده استفاده شود.
- 3- برای مشخص کردن سوراخ‌ها، زائده‌ها و مشخصات کیس در لایه رو از لایه Mechanical1 و برای مشخص کردن سوراخ‌ها، زائده‌ها و مشخصات کیس در لایه زیر از لایه Mechanical2 استفاده شود. و برای نوشتن ابعاد PCB و ضخامت آن در فایل PCB از لایه Mechanical15 استفاده شود.
- 4- ترک مربوط به تغذیه‌ها تا جای ممکن ضخیم کشیده شود و در صورت نیاز در برخی موارد از Solid Region استفاده شود.
- 5- قسمت‌هایی از برد که قرار است Polygon نداشته باشد از ابزار Polygon Pour Cutout استفاده شود.



- 6- بعد از استفاده از Polygon تنظیمات آن باید بدین صورت باشد:
- 6-1- تیک مربوط به Remove Dead Cooper زده شود تا Polygon های بی اثر حذف شود.
 - 6-2- از قرار گرفتن Polygon در جاهای خاص مانند زیر کریستال ها، سلف های SMD، پایه های آی سی، بین مثبت سوکت باطری، ما بین پین هدرها و با توجه به روش مرحله 5 جلوگیری شود.
 - 6-3- تیک مربوط به Lock Position Vertices جهت جلوگیری از جابه جایی Polygon زده شود.
- 7- در PCB های چند لایه، زمین لایه های مختلف با تعداد زیادی Via به یکدیگر متصل شوند.
- 8- در صورت موجود بودن کریستال در برد دو عدد پد متصل به زمین در دوطرفه کریستال جهت اتصال به بدنه آن تعبیه شود.
- 9- پس از پایان ترک کشیدن ها و اتصالات، از ابزار Teardrops جهت نظم دادن به ترک ها استفاده شود.
- 10- پس از اتمام طراحی تمام لایه های مربوط به Top overlayer، Bottom overlayer، Mechanical ها را غیر فعال کرده و ارتباط بین پین ها و ترک ها شود.
- 11- پس از چک کردن نهایی، قبل از تحویل فایل برای چاپ یا تحویل به مشتری لایه های راهنما (Mechanical1,2,15) حتماً پاک شود.